

【11】證書號數：I433384

【45】公告日：中華民國 103 (2014) 年 04 月 01 日

【51】Int. Cl.: H01P1/20 (2006.01)

發明

全 3 頁

【54】名稱：具可調 Q 值之陷波與窄頻輸出濾波器

【21】申請案號：098142593

【22】申請日：中華民國 98 (2009) 年 12 月 11 日

【11】公開編號：201121139

【43】公開日期：中華民國 100 (2011) 年 06 月 16 日

【72】發明人：王清松 (TW)

【71】申請人：亞東技術學院

ORIENTAL INSTITUTE OF
TECHNOLOGY

新北市板橋區四川路 2 段 58 號

【56】參考文獻：

US 6307442B1

審查人員：陳音琦

[57]申請專利範圍

1. 一種具可調 Q 值之陷波與窄頻輸出濾波器，包括：第一運算元件、第二運算元件、第三運算元件、第四運算元件、第一阻抗、第二阻抗、第三阻抗、第四阻抗、第五阻抗、第六阻抗、第七阻抗、第八阻抗、第九阻抗、第十阻抗、第十一阻抗、第十二阻抗、一電壓輸入端、第一電壓輸出端、第二電壓輸出端及複數接地端；該電壓輸入端，則是以線路來直接連結至該第一阻抗、該第二阻抗及該第五阻抗之一端；該第二阻抗之另一端、該第三阻抗之一端及該第六阻抗之一端，則是以線路來彼此連結；該第一運算元件之正輸入端，則是以線路來直接連結至該第六阻抗之另一端與該第七阻抗之一端；該第一運算元件之負輸入端，則是以線路來直接連結至該第一運算元件之輸出端、該第三阻抗之另一端及該第四阻抗之一端；該第二運算元件之正輸入端，則是以線路來直接連結至該第一阻抗之另一端與該第四阻抗之另一端；該第二運算元件之負輸入端，則是以線路來直接連結至該第二運算元件之輸出端與該第十一阻抗之一端；該第一電壓輸出端，則是以線路來直接連結至該第二運算元件之輸出端；該第三運算元件之正輸入端，則是以線路來直接連結至該接地端；該第三運算元件之負輸入端，則是以線路來直接連結至該第十一阻抗之另一端與該第十二阻抗之一端；該第三運算元件之輸出端，則是以線路來直接連結至該第七阻抗之另一端、該第八阻抗之一端及該第十二阻抗之另一端；該第四運算元件之正輸入端，則是以線路來直接連結至該第五阻抗之另一端與該第八阻抗之另一端；該第四運算元件之負輸入端，則是以線路來直接連結至該第九阻抗之一端與該第十阻抗之一端；該第四運算元件之輸出端，則是以線路來直接連結至該第九阻抗之另一端；該第二電壓輸出端，則是以線路來直接連結至該第四運算元件之輸出端；該第十阻抗之另一端，則是以線路來直接連結至該接地端。
2. 如申請專利範圍第 1 項所述之具可調 Q 值之陷波與窄頻輸出濾波器，其中，該第一阻抗、該第三阻抗、該第五阻抗、該第七阻抗、該第八阻抗、該第九阻抗、該第十阻抗、該第十一阻抗及該第十二阻抗，則均係使用電阻器；而該第二阻抗、該第四阻抗及該第六阻抗，則均係使用電容器。
3. 如申請專利範圍第 2 項所述之具可調 Q 值之陷波與窄頻輸出濾波器，其中，該第一運算元件、該第二運算元件、該第三運算元件及該第四運算元件，則均係使用運算放大器。

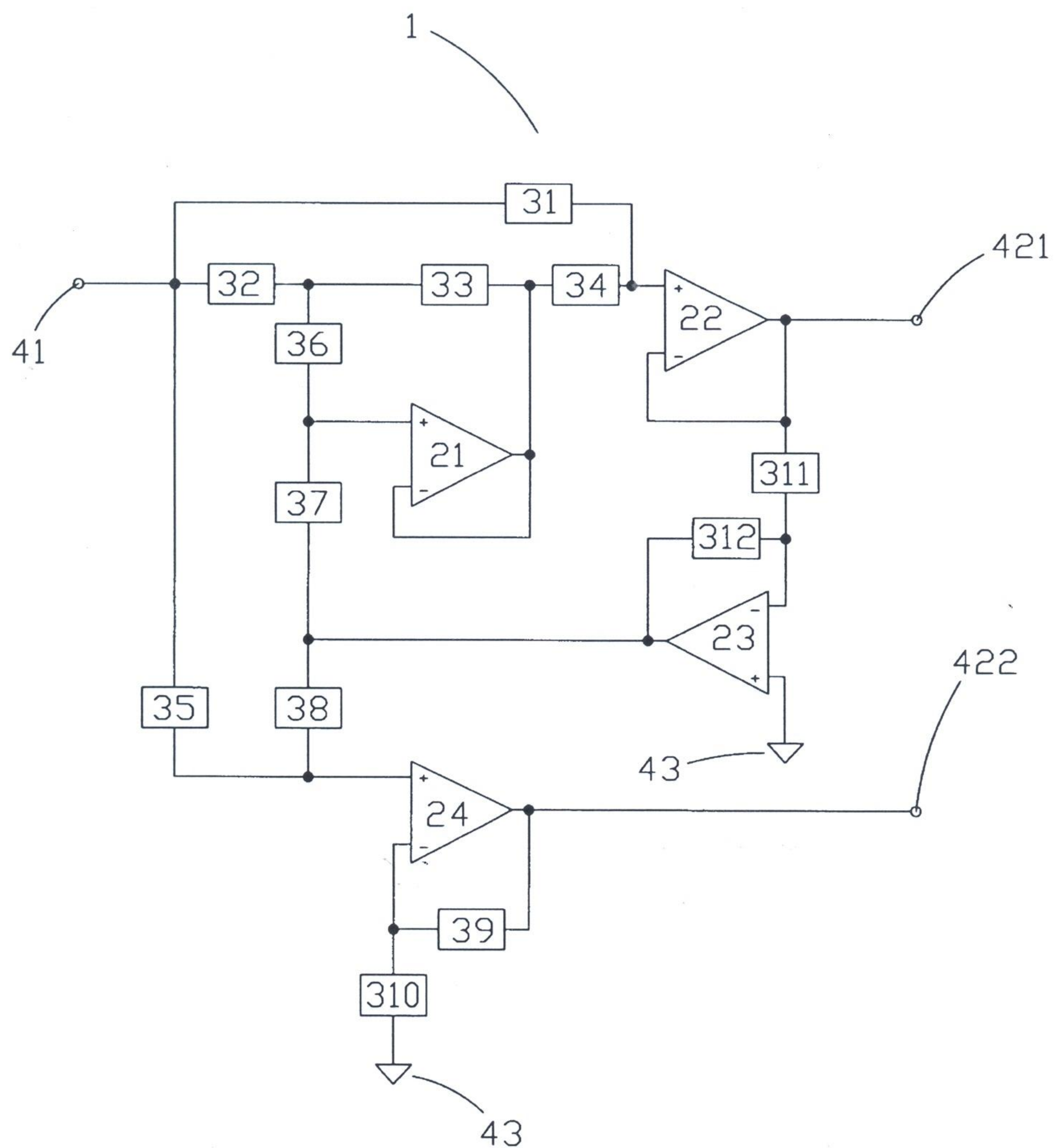
圖式簡單說明

(2)

第一圖本發明之系統電路圖；

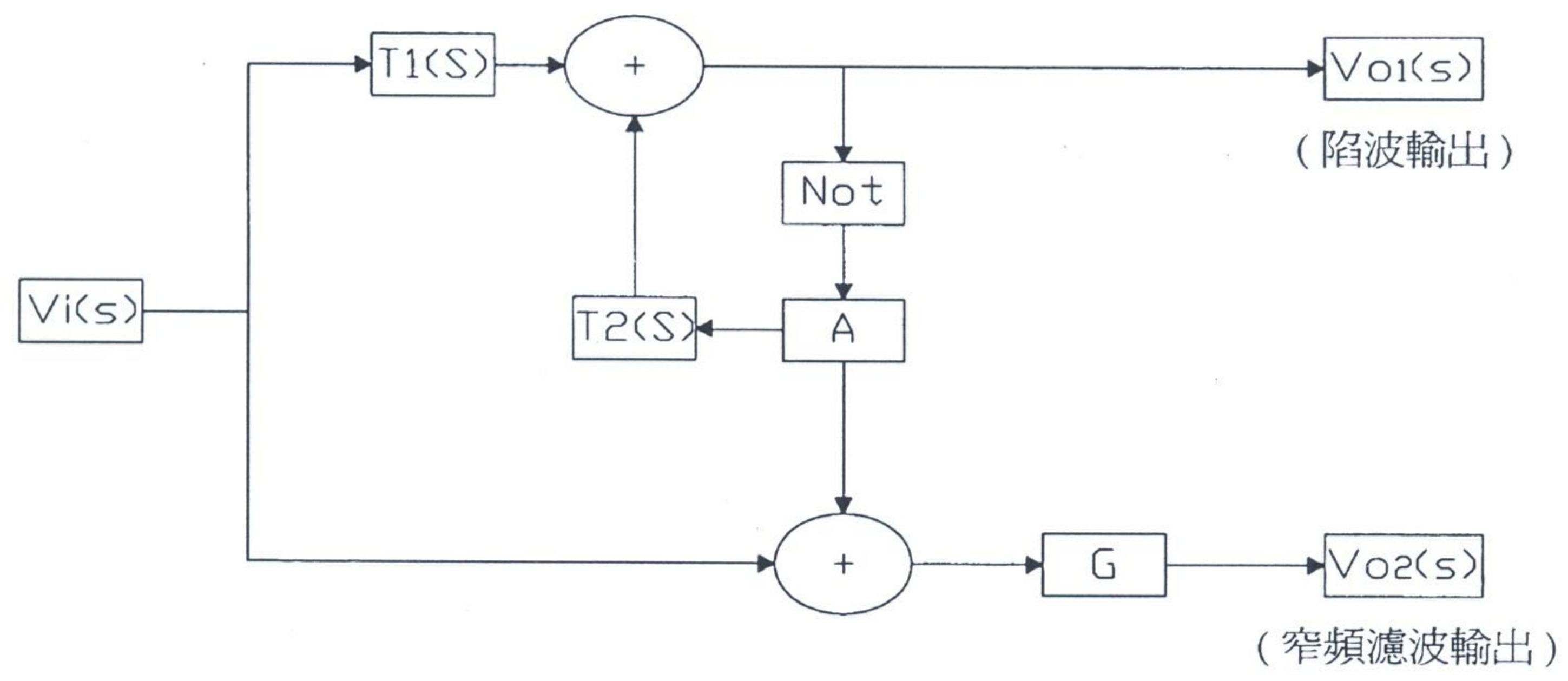
第二圖本發明之電路轉移函式架構圖；

第三圖本發明之實施例圖。

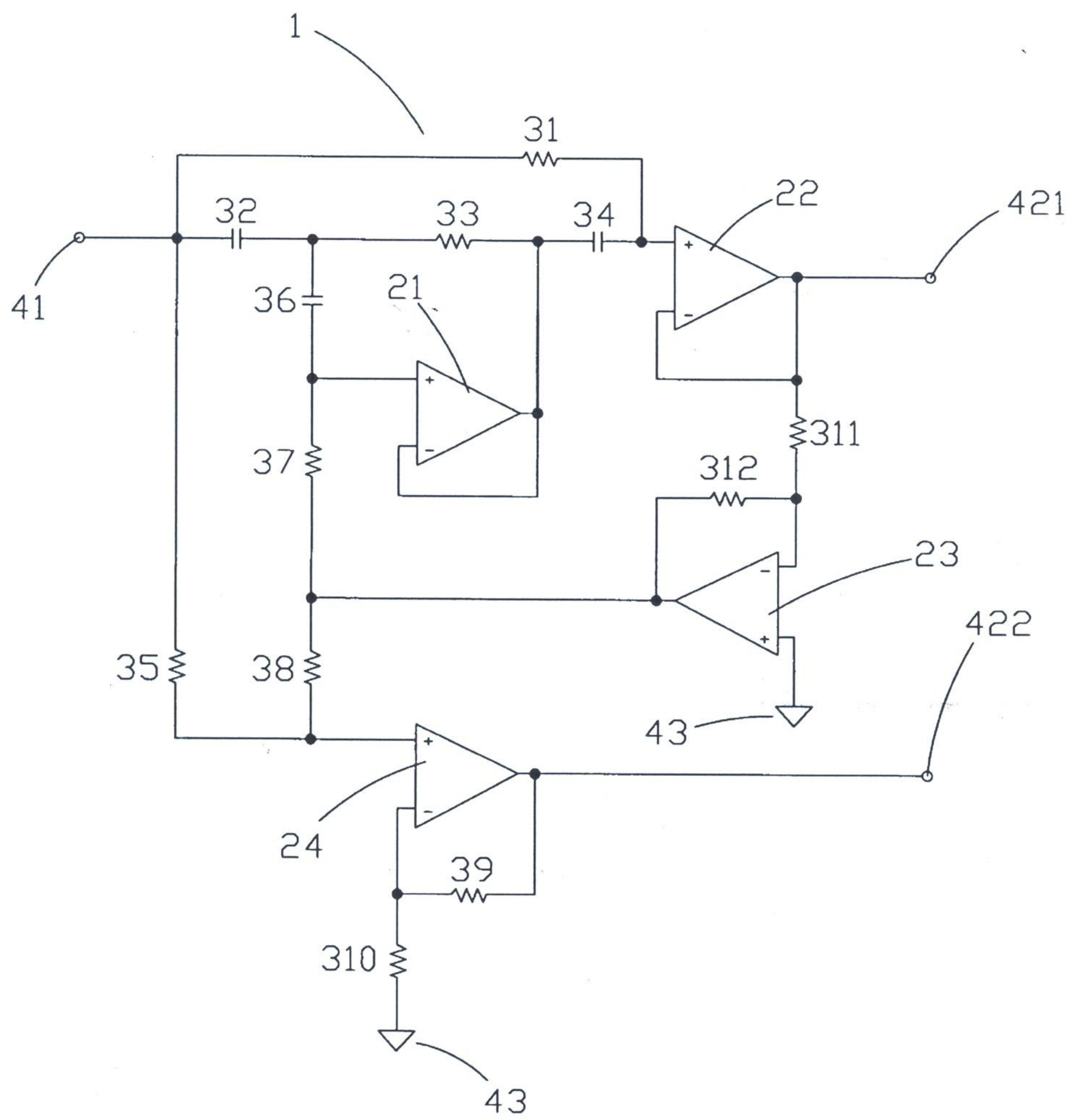


第一圖

(3)



第二圖



第三圖